

Europäisches Patentamt European Patent Office Office européen des brevets

(1) Veröffentlichungsnummer: 0 600 112 A1

(12)

EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: 92120421.0

(1) Int. Cl.5: G06F 12/14, G06F 12/10

2 Anmeldetag: 30.11.92

Veröffentlichungstag der Anmeldung: 08.06.94 Patentblatt -94/23

Benannte Vertragsstaaten:
 AT BE CH DE DK ES FR GB GR IE IT LI LU MC
 NL PT SE

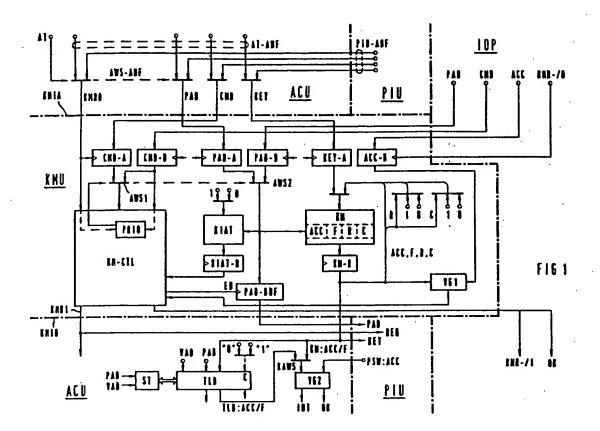
Anmelder: Siemens Nixdorf
 Informationssysteme Aktiengesellschaft
 Fürstenallee 7
 D-33102 Paderborn(DE)

② Erfinder: Eckenberger, Eberhard, Dipl.-Ing.
Bettinastrasse 23
W-8000 München 83(FR)
Erfinder: Wimmer, Manfred, Dipl.-Ing.
Pierling 28
W-8225 Traunreut(DE)

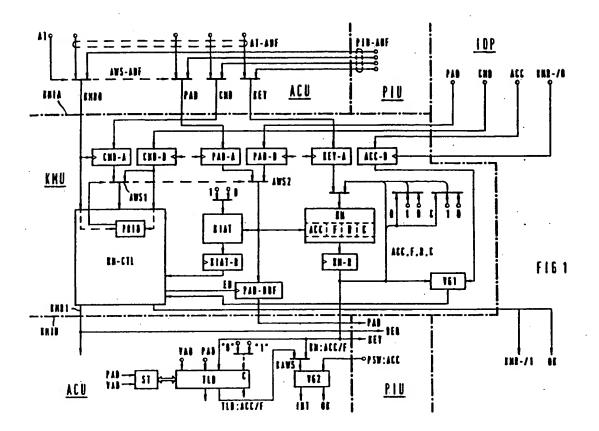
Vertreter: Fuchs, Franz-Josef, Dr.-Ing. et al Postfach 22 13 17 D-80503 München (DE)

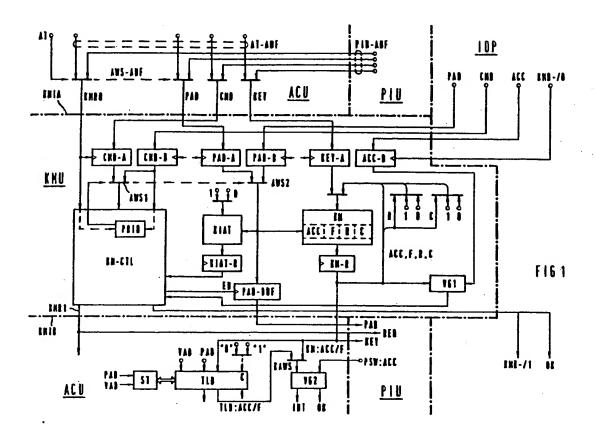
- Datenverarbeitungsanlage mit virtueller Speicheradressierung und schlüsselgesteuertem Speicherzugriff.
- (ACU) des Prozessors (PIU) gekoppelte eigenständige Schlüsselspeichersteuereinheit (KMU) mit einem durch reale Speichersteuereinheit (KMU) mit einem durch reale Speicheradressen ansteuerbaren Schlüsselspeicher (KM), der Einträge (KEY) für jeden im Arbeitsspeicher gesondert geschützten Datenabschnitt, z.B. Seite, enthält. Jeder Eintrag besteht aus dem Speicherschlüssel (ACC) und drei weiteren Steuerbits (F, R und C,) von denen die letzteren auch der Verwaltung dienen. Ansteuerung von Adreßumsetzungseinheit (ACU) und Prozessor (PIU) über gemeinsame umschaltbare Eingabeschnittstelle (KMIA), während die Ein-/Ausgabeprozessoren (IOP) über eine gesonder-

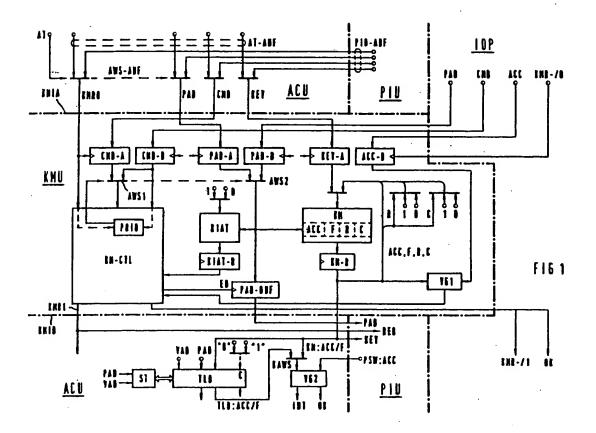
te Schnittstelle angekoppelt sind. Die Schlüsselspeichersteuereinheit (KMU) arbeitet befehlsgesteuert. Sie wird bei jeder Speicheranforderung des Prozessors (PIU) im Rahmen der Adreßumsetzung von der Adreßumsetzungseinheit (ACU) angesteuert, wenn die Verwaltungsbits zu ändern sind oder noch kein Eintrag im Adreßumsetzungspuffer (TLB) vorliegt. Kennzeichnung von Einträgen im Adreßumsetzungspuffer (TLB) in einem zum Schlüsselspeicher parallel adressierbaren Speicher (KIAT) gleicher Tiefe verhindert unnötige Überprüfungen des Adreßumsetzungspuffers (TLB), wenn Einträge zu löschen sind.

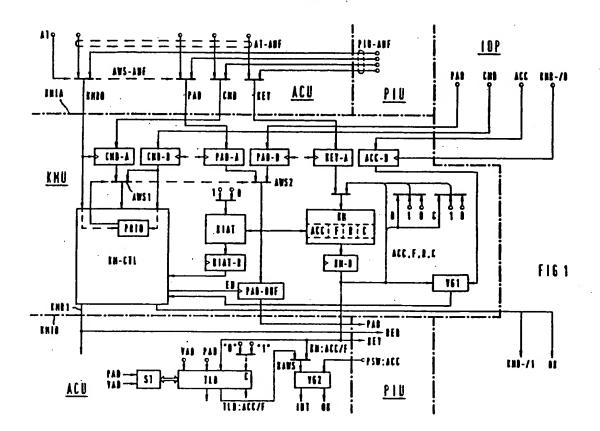


EP 0 600 112 A1

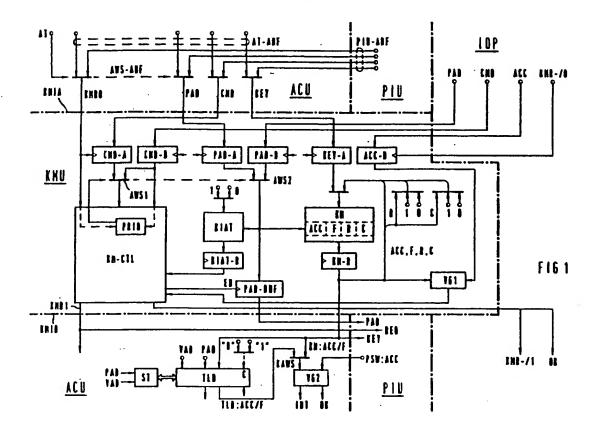


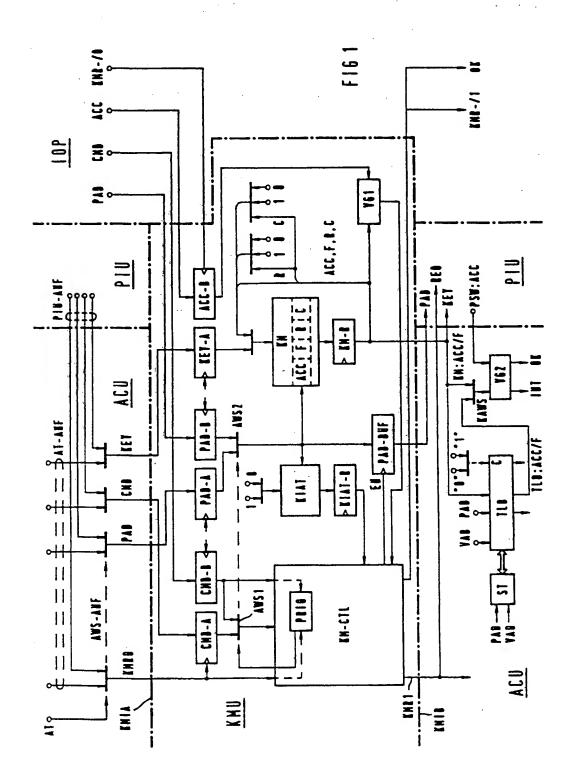


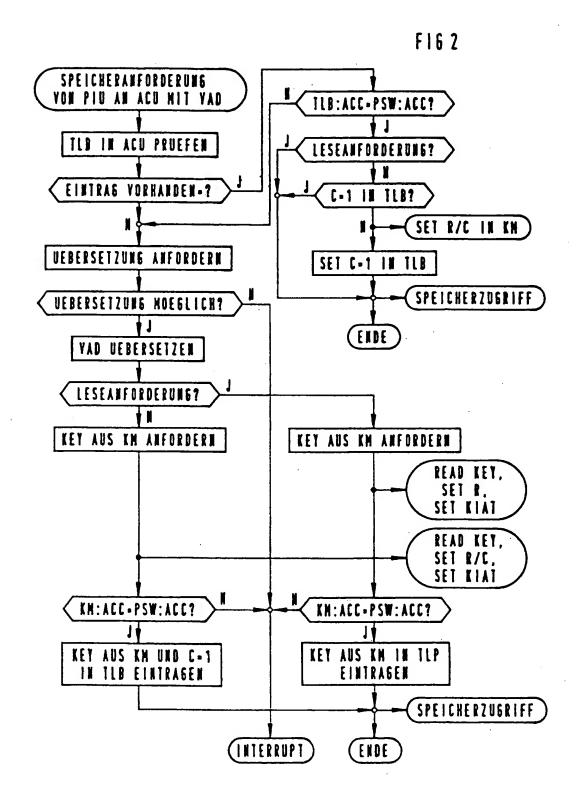


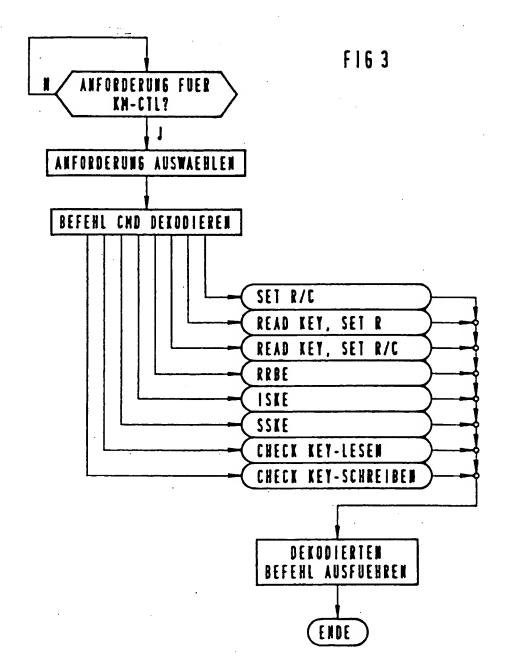


EP 0 600 112 A1

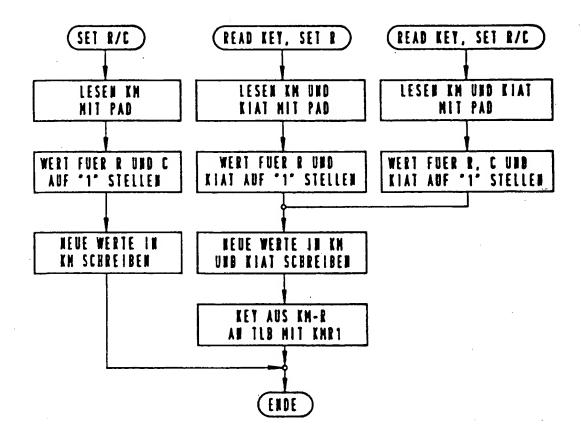


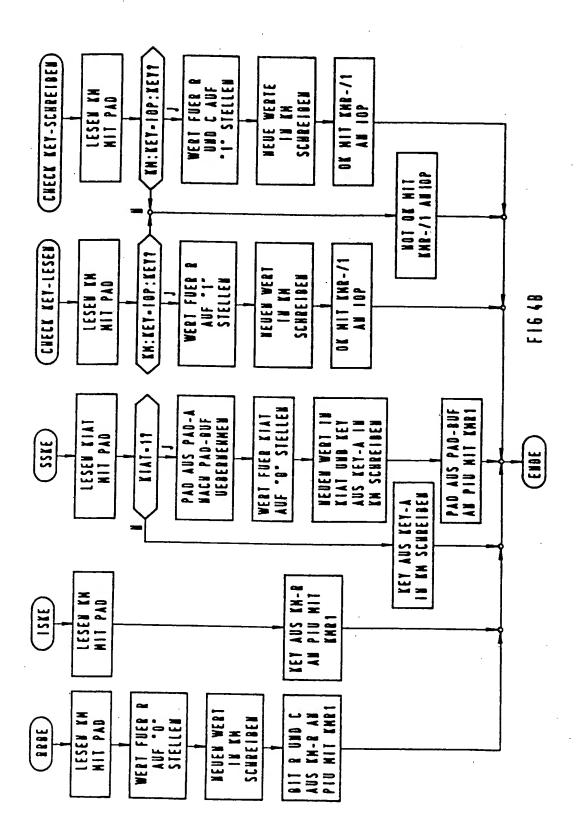






F16 4A







EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

ΕP 92-12 0421

EINSCHLÄGIGE DOKUMENTE				
Kategorie	Kennzeichnung des Dokum der maßgebli	ents mit Angabe, soweit erforderlich, chen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Inc. CLS)
X	US-A-4 903 234 (SAM * Zusammenfassung;	(URABA ET AL) Abbildung 1 *	1	G06F12/14 G06F12/10
Υ Α.	* Spalte 1, Zeile 1 * Spalte 4, Zeile 1	l - Spalte 2, Zeile 60 ° 10 - Zeile 47 *	2,4,5	
Y	COMPUTER DESIGN, Bd. 21, Nr. 2, Apri Seiten 63 - 64 'Mid Memory Protection a Access' * das ganze Dokumer	-	2	
Y	EP-A-O 149 389 (FU * Zusammenfassung; * Seite 3, Zeile 11 * Seite 7, Zeile 13		. 4	
Y	EP-A-0 288 636 (NET * Zusammenfassung;	WORK SYSTEMS CORP.) Abbildungen 7A,7B,9,13	5	RECHERCHIERTE SACHGEBIETE (Ibs. Cl.5)
	* Seite 19, Zeile 1 * Seite 26, Zeile 4	l - Seite 20, Zeile 57 1 1 - Seite 27, Zeile 18		G06F
A	* Seite 29, Zeile 3	25 - Zeile 56 *	1,2	
Derve	rlierende Recherchenbericht som	de für alle Patentansprüche erstellt		
Rether the sort Abach ships		Abschilderen de Recherche 02 JULI 1993		Protect D.
X:von Y:von ande A:tech O:aich	CATEGORIE DER GENANNTEN i besonderer Bedeutung allein betrach besonderer Bedeutung is Versidnsung ren Veröffentlichung desselben Kate nologischer Hintergrund stachriftliche Offenbarung schonliteratur	E: Alteres Patent tet nach fem Ann g mk einer D: in fer Annelit gorie L: aus andern Gri	okument, das jede eldedatum veröffe ing angeführtes E inden angeführtes	Theorien oder Grundskize och ess um oder mulicht worden ist Jokun ent

EPO PORM LED CL. 82 (POSE)